



Mikroelektroniktagung ME10

7.-8. April 2010, Wien

Call for Papers

Termine:

Einreichfrist für Beiträge: **22.11.2009**


Benachrichtigung der Autoren über
Annahme der Beiträge: **15.12.2009**

Druckfertige Beiträge: **15.1.2010**

Mitglieder der Programm- und Begutachtungs-Komitees:

Balog P., FH Technikum Wien
Bernhardt K., FEEL
Brasseur G., TU Graz
Gornik E., TU Wien
Grimm C., TU Wien
Jakoby B., Johannes Kepler-Uni Linz
Magerl G., TU Wien
Malleck H.
Prem E., eutema Technology
Management
Pribyl W., TU Graz
Reichel P., OVE
Riedling K., TU Wien
Rössler P., FH Technikum Wien
Schoitsch E., Austrian Institute of
Technology AIT
Springer A., Johannes Kepler-Uni Linz
Stanka K., OVE
Stanojevic Z., TU Wien
Vellekoop M., TU Wien
Wiesmüller M., Bundesministerium für
Verkehr, Innovation und
Technologien BMVIT
Winkler G., TU Graz
Zimmermann H., TU Wien

Die Mikroelektroniktagung ME10 findet vom 7.-8. April 2010 an der TU Wien zu folgenden Schwerpunkten statt:

- Nanoelektronik – -Forum 2010
- Architekturen und Anwendungen eingebetteter und heterogener Systeme
- Entwurfsmethodik, Verifikation, Test und Zuverlässigkeit eingebetteter und heterogener Systeme (Hardware und Software)
- Industrielle Elektronik und Sensorik

Beiträge sowohl aus der industriellen Praxis als auch aus der Forschung und allen Anwendungsbereichen können beispielsweise (aber nicht ausschließlich) zu folgenden Themen eingereicht werden:

- Physikalische und chemische Eigenschaften von Nanostrukturen aus Metallen, Halbleitern und Isolatoren, Nanotechnologie, Materialien für Sub-Mikrometer- und Nano-Bauelemente, Anwendungen von Sub-Mikrometer- und Nano-Bauelementen in elektronischen und optischen Bauelementen sowie in Sensoren
- Innovative Architekturen und Anwendungen zum Beispiel aus den Gebieten IT&Energie, Sensornetzwerke, Medizintechnik, Elektromobilität, Automotive, Robotik, Smart Homes
- Neue Werkzeuge und Methoden zum Beispiel für Spezifikation, HW/SW Co-Design, Systemintegration, Rapid Prototyping, Hardwarebeschreibungs- und Modellierungssprachen, Modellierung und Simulation, formale Verifikation, Test, Robustheit, Sicherheit, EMV, Standards, Zertifizierung
- Sensor- und Aktuatorssysteme (Mikrosysteme, Nanosysteme, mechatronische Systeme, MEMS), Sensornetzwerke (drahtgebunden und funkbasiert), elektronische Systeme und Elektronik für industrielle und mechatronische Anwendungen.

Die offizielle Konferenzsprache ist Deutsch, englischsprachige Beiträge sind jedoch ebenso willkommen. Der Umfang der Beiträge soll 4 bis 8 Seiten (zweispaltiges Format) betragen. Entsprechende Formatvorlagen stehen auf der Internetseite der Tagung zur Verfügung:

<http://www.me-tagung.at>

Ihren Beitrag schicken Sie bitte bis spätestens 22. November 2009 unter Angabe des Themenschwerpunktes (Nanoelektronik, Architekturen und Anwendungen eingebetteter und heterogener Systeme, Entwurfsmethodik, Verifikation, Test und Zuverlässigkeit eingebetteter und heterogener Systeme, Industrielle Elektronik und Sensorik) im Format Adobe Acrobat an die E-Mail-Adresse

me10@ove.at

Bitte geben Sie Namen, E-Mail-Adressen und Institution aller Autoren an. Alle vom Begutachtungskomitee ausgewählten Beiträge werden im Tagungsband zur ME10 veröffentlicht.

Weitere Informationen zum Programm, Tagungsort und Anmeldung finden Sie auf der oben genannten Internetseite zur ME10.

Tagungssekretariat:

OVE Österreichischer Verband für
Elektrotechnik
Eschenbachgasse 9
1010 Wien
Tel.: +43 1 587 63 73-0
E-Mail: me10@ove.at

